

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2005年8月18日 (18.08.2005)

PCT

(10) 国際公開番号
WO 2005/076513 A1

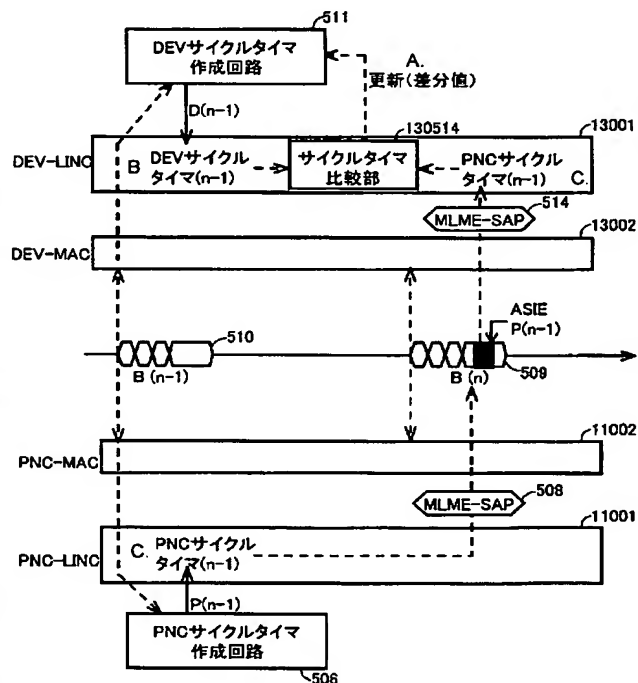
- (51) 国際特許分類: H04L 7/00, 29/10
(21) 国際出願番号: PCT/JP2005/001587
(22) 国際出願日: 2005年2月3日 (03.02.2005)
(25) 国際出願の言語: 日本語
(26) 国際公開の言語: 日本語
(30) 優先権データ:
特願2004-029667 2004年2月5日 (05.02.2004) JP
(71) 出願人(米国を除く全ての指定国について): シャープ株式会社 (SHARP KABUSHIKI KAISHA) [JP/JP]; 〒5458522 大阪府大阪市阿倍野区長池町2番2号 Osaka (JP).
(72) 発明者; および
(75) 発明者/出願人(米国についてのみ): 赤松 茂男

- (AKAMATSU, Shigeo) [JP/JP]; 〒6340006 奈良県橿原市新賀町526-625 Nara (JP). 森 晴信 (MORI, Harunobu) [JP/JP]; 〒6310022 奈良県奈良市鶴舞西町2-15-510 Nara (JP). 北口 進 (KITAGUCHI, Susumu) [JP/JP]; 〒5610858 大阪府豊中市服部西町3-10-17 Osaka (JP).
(74) 代理人: 深見 久郎, 外(FUKAMI, Hisao et al.); 〒5300054 大阪府大阪市北区南森町2丁目1番29号 三井住友銀行南森町ビル 深見特許事務所 Osaka (JP).
(81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG,

[続表有]

(54) Title: JITTER CORRECTING APPARATUS CAPABLE OF ENSURING SYNCHRONISM BETWEEN TRANSMITTER APPARATUS AND RECEIVER APPARATUS

(54) 発明の名称: 送信装置と受信装置との間の同期を確保できるジッタ補正装置



511... DEV CYCLE TIMER PRODUCING CIRCUIT
A... UPDATE (DIFFERENCE VALUE)
B... DEV CYCLE TIMER (n-1)
130514... CYCLE TIMER COMPARING PART
C... PNC CYCLE TIMER (n-1)
506... PNC CYCLE TIMER PRODUCING CIRCUIT

(57) Abstract: When a beacon (n-1) transmitted from a Pi-conet coordinator (PNC) is detected both in a MAC layer of the PNC and in a MAC layer of a device (DEV), a detection signal is immediately conveyed to a LINK layer. In the LINK layer, the counting is performed from the detection of the beacon until a predetermined timing to produce a cycle timer. The PNC adds the PNC cycle timer to the next beacon (n) and transmits it to the DEV. The LINK layer of the DEV compares the DEV cycle timer of the produced beacon (n-1) with the PNC cycle timer received from the PNC, and uses the difference value therebetween to correct the DEV cycle timer such that it meets the PNC cycle timer.

(57) 要約: ピコネットコーディネータ (PNC) から送信されたビーコン (n-1) がPNCのMAC層とデバイス (DEV) のMAC層とで検出されると、検出信号は直ちにLINK層に伝えられる。LINK層では、ビーコンの検出から所定のタイミングまでカウントを行ない、サイクルタイマを作成する。PNCは、次のビーコン (n) にPNCサイクルタイマを付加し、DEVに送信する。DEVのLINK層では、作成されたビーコン (n-1) によるDEVサイクルタイマと、PNCから受信したPNCサイクルタイマとを比較して、その差分値を用いて、PNCサイクルタイマに合わせ込むようにDEVサイクルタイマを補正する。



SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ,
VC, VN, YU, ZA, ZM, ZW.

OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML,
MR, NE, SN, TD, TG).

(84) 指定国 (表示のない限り、全ての種類の広域保護
が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA,
SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ,
BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE,
BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU,
IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR),

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される
各PCTガゼットの巻頭に掲載されている「コードと略語
のガイダンスノート」を参照。